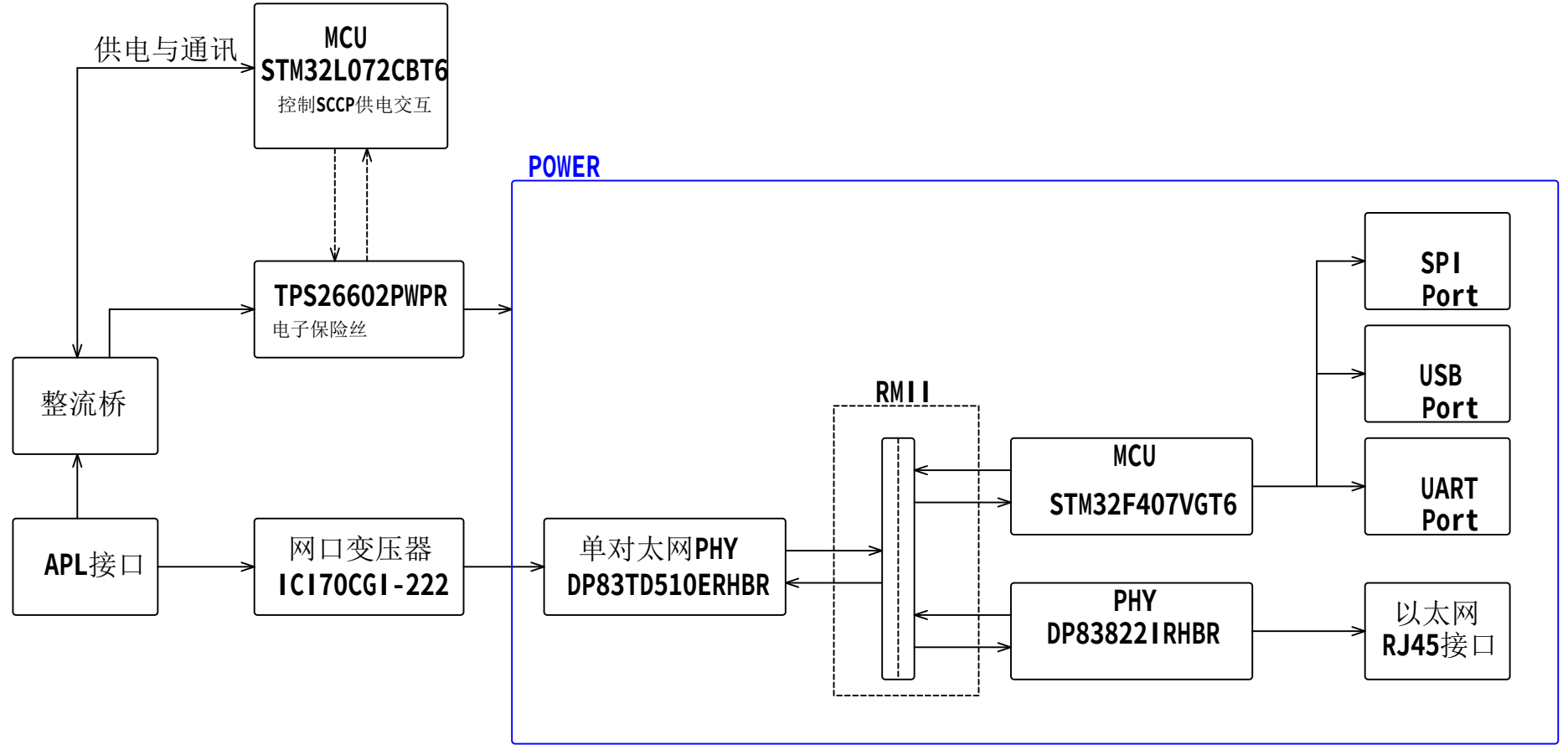


1	2	3	4	5	6
A					
B					
C					
D					
1	2	3	4	5	6

Ethernet-APL-PD-V1.0	
Page	Schematic diagram
P01	P01-Cover_Page
P02	P02-Block_Diagram
P03	P03-Power_Tree
P04	P04_POWER
P05	P05_SCCP_MCU
P06	P06_Single_Pair_PHY
P07	P07_PHY
P08	P08_APL_PD_MCU
P09	P09_History

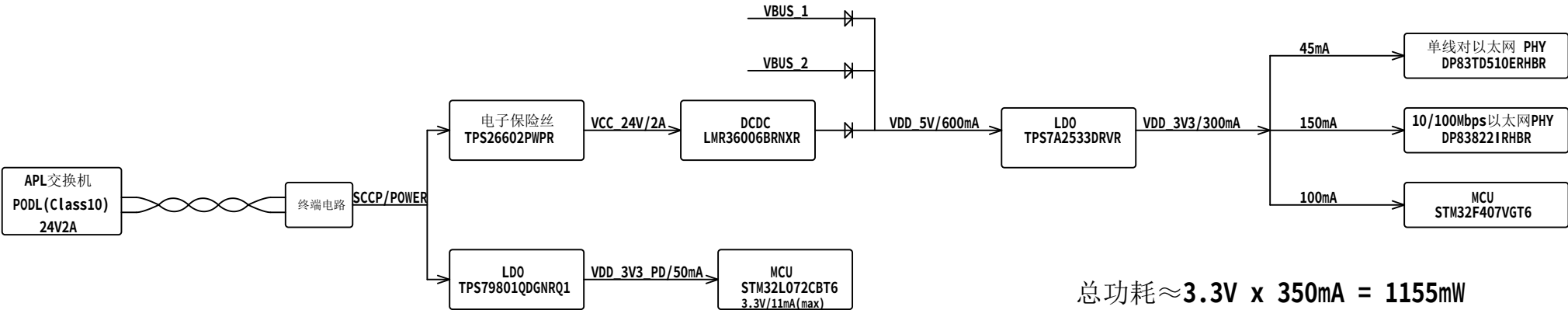
设计	审核	批准	图纸名称 电气原理图		图号 <Doc>	版本 V1.0
日期	日期	日期	图纸尺寸 A4	Page Name: P01_Cover_Page.SchDoc		
第 1 页 共 9 页				部门: R&D		
 江苏巨石数字技术有限公司 Jiangsu Great Stone Digital Technology Co., Ltd.						
产品名称 APL-PD测试板				产品型号 ★		

Ethernet-APL-PD-Block_Diagram



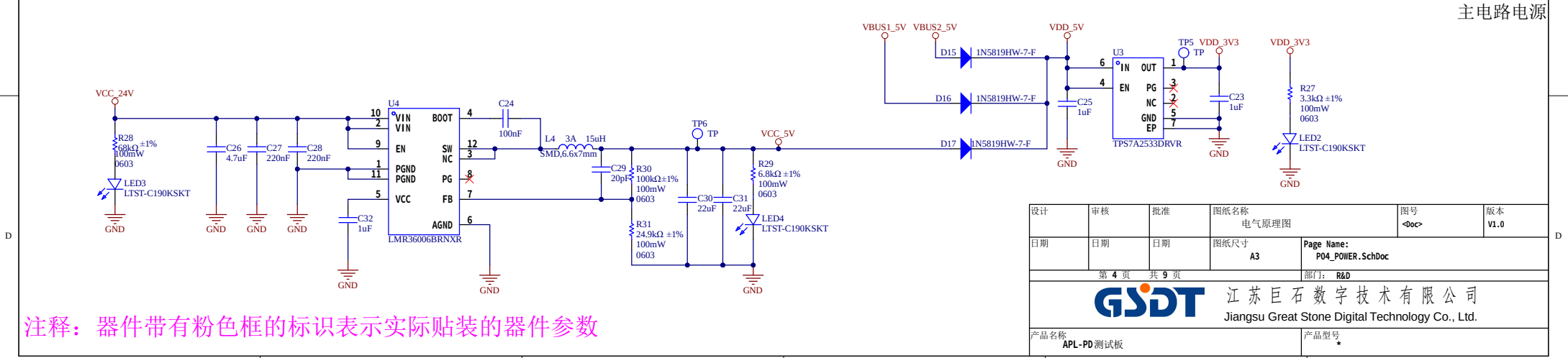
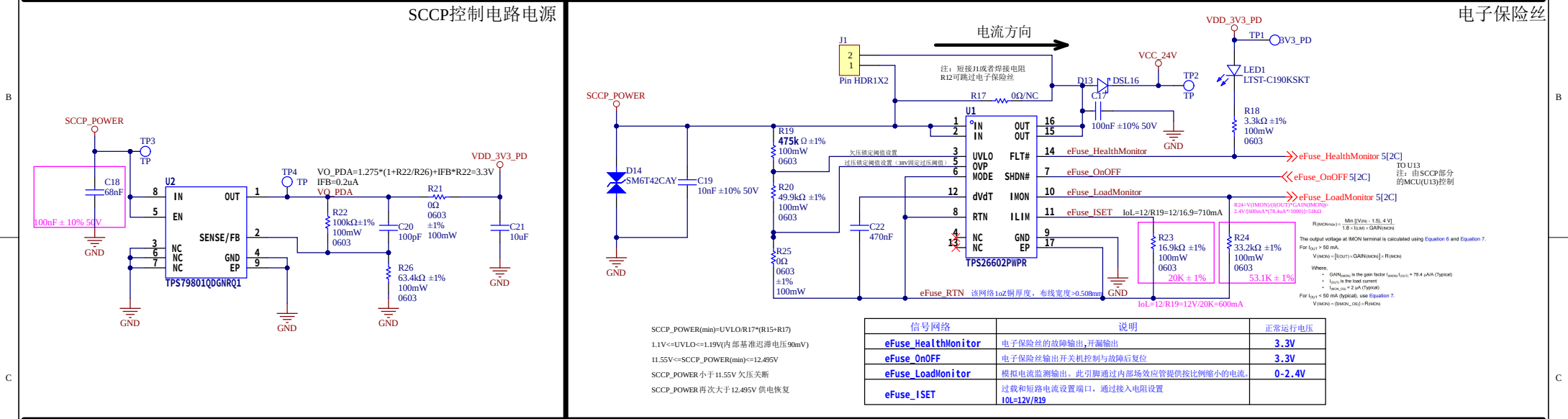
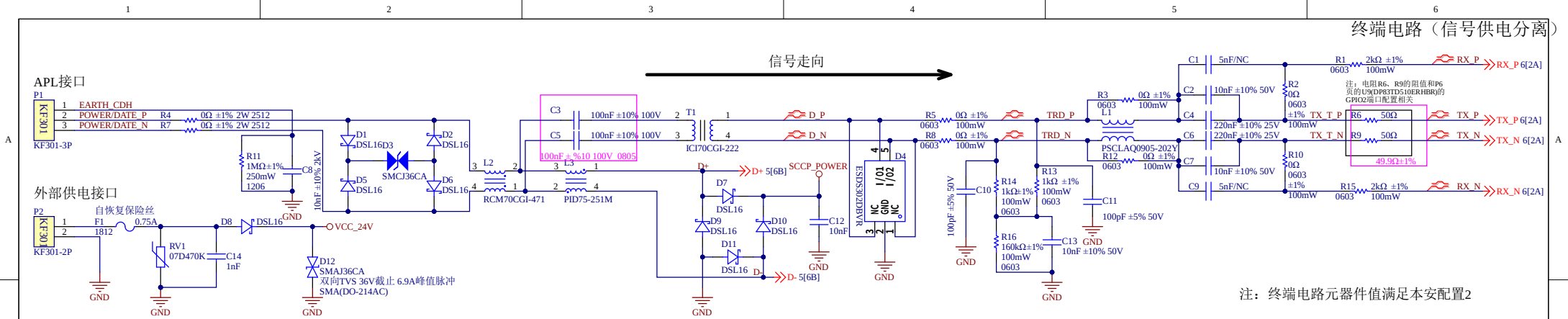
设计	审核	批准	图纸名称 电气原理图		图号 <Doc>	版本 V1.0
日期	日期	日期	图纸尺寸 A4	Page Name: P02_Block_Diagram.SchDoc		
第 2 页 共 9 页				部门: R&D		
 江苏巨石数字技术有限公司 Jiangsu Great Stone Digital Technology Co., Ltd.						
产品名称 APL-PD测试板				产品型号 ★		

Ethernet-APL-PD-Power_Tree



总功耗≈3.3V x 350mA = 1155mW

设计	审核	批准	图纸名称 电气原理图		图号 <Doc>	版本 V1.0
日期	日期	日期	图纸尺寸 A4	Page Name: P03_Power_Tree.SchDoc		
第 3 页 共 9 页				部门: R&D		
 江苏巨石数字技术有限公司 Jiangsu Great Stone Digital Technology Co., Ltd.						
产品名称 APL-PD测试板				产品型号 ★		



A



A



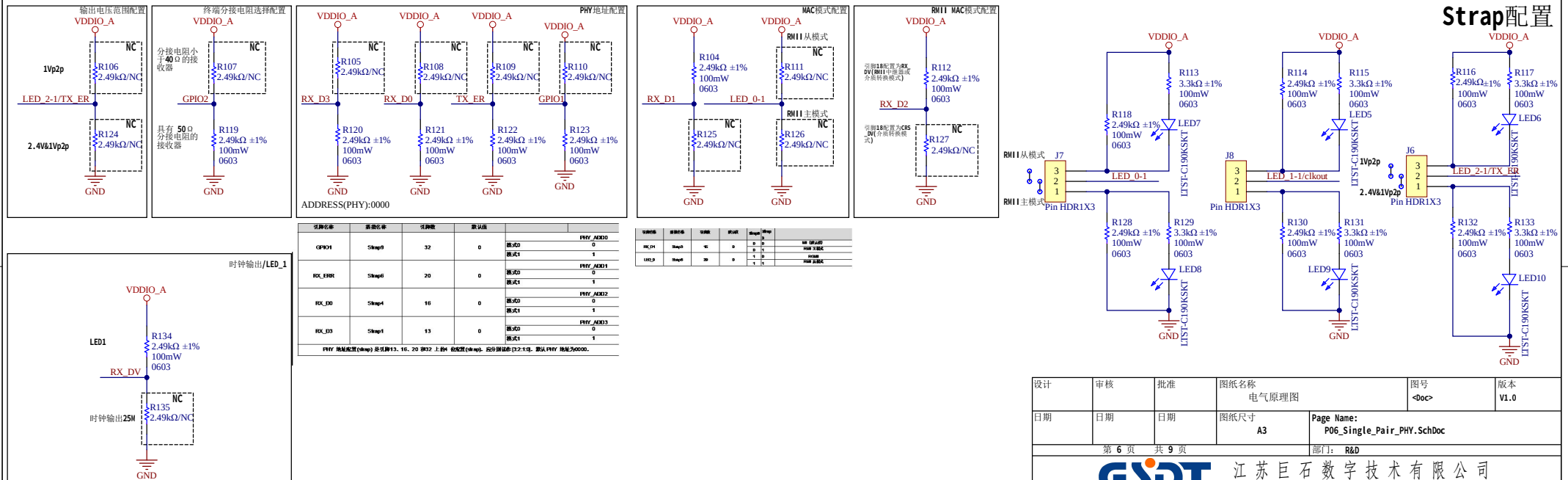
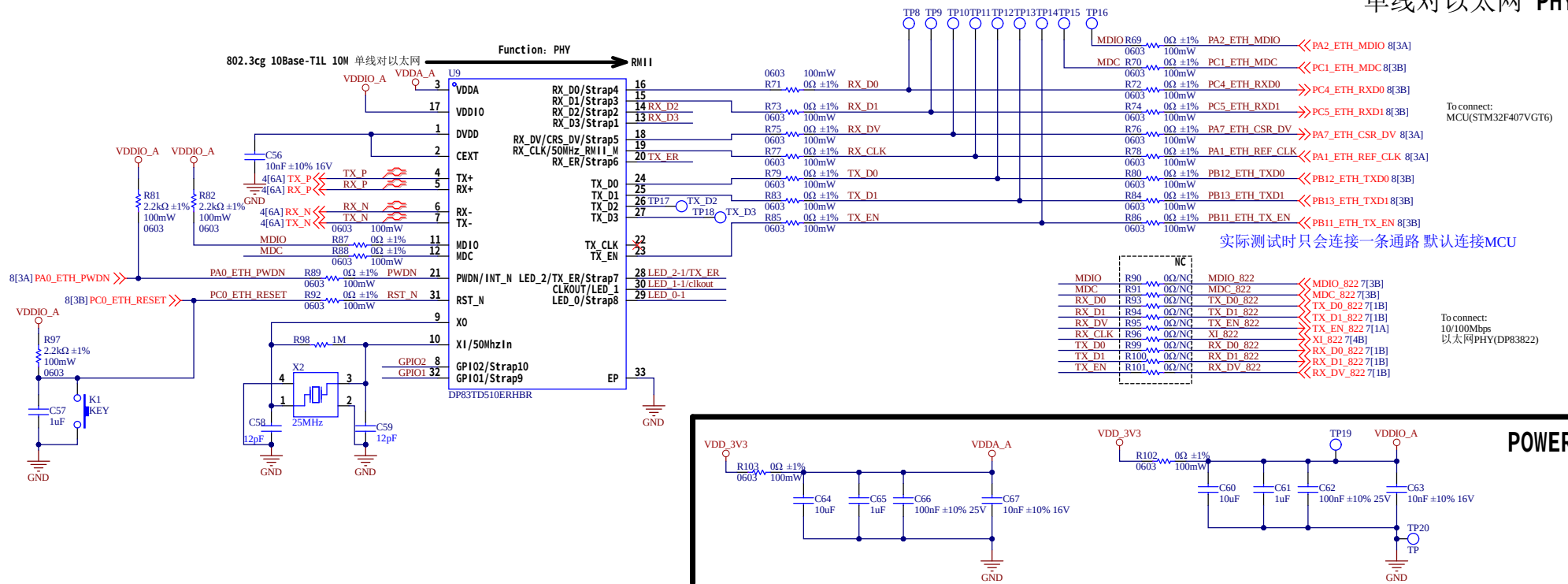
C



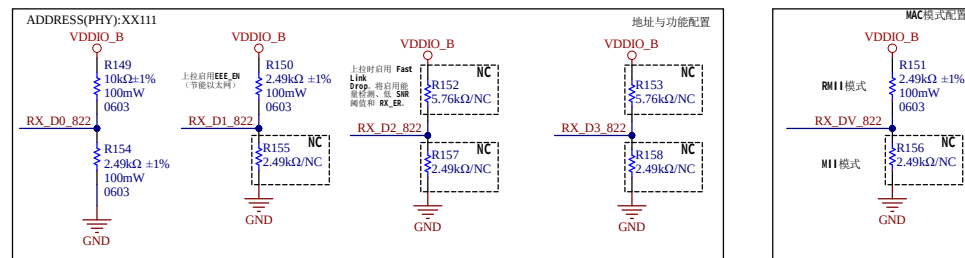
C

D

设计	审核	批准	图纸名称 电气原理图		图号 <90c>	版本 V1.0
日期	日期	日期	图纸尺寸 A3	Page Name: P05_SCCP_MCU_SchDoc		
第 5 页 共 9 页				部门: R&D		
			江苏巨石数字技术有限公司 Jiangsu Great Stone Digital Technology Co., Ltd.			
产品名称 APL-PD 测试板				产品型号 ★		

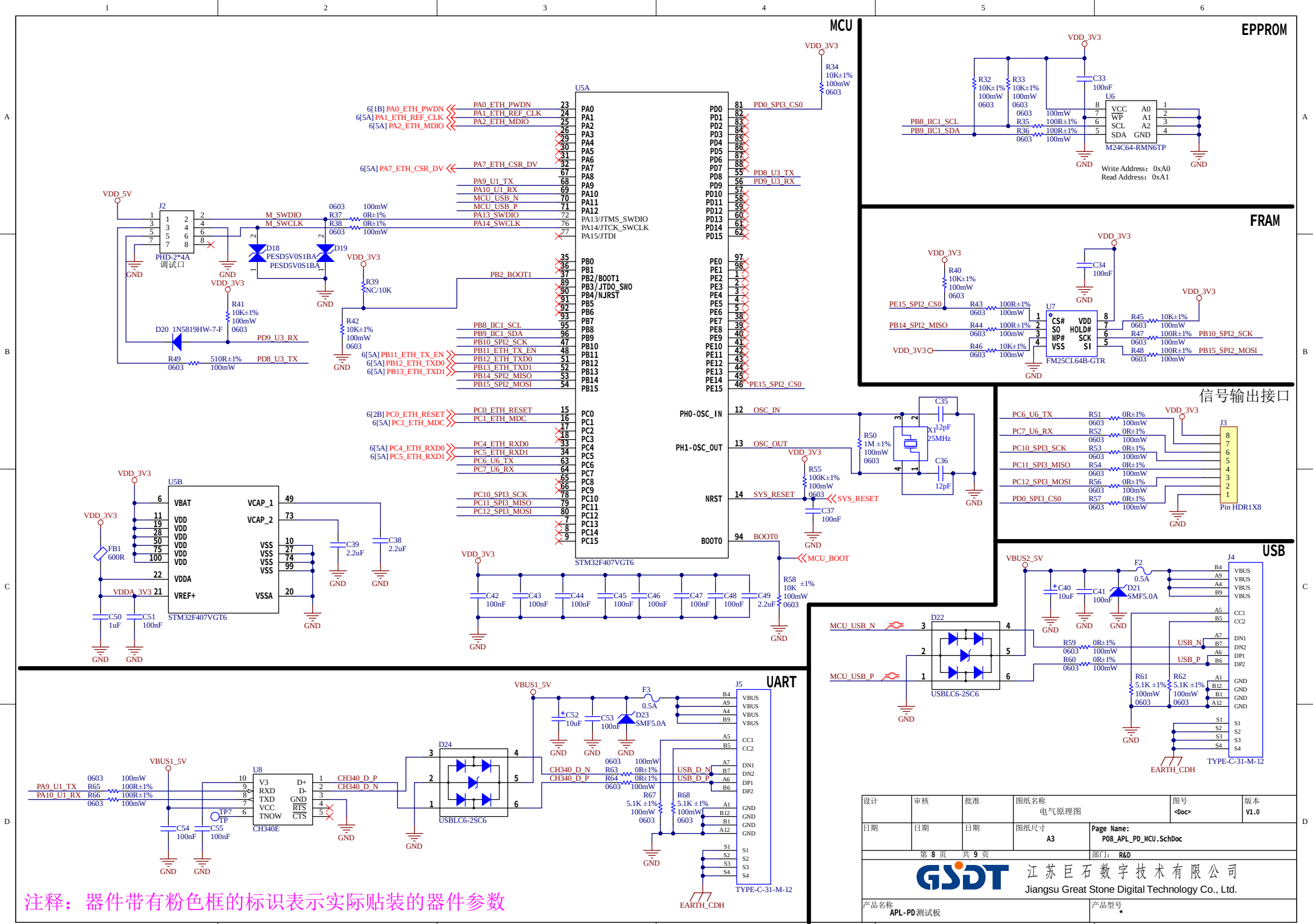


注释：器件带有粉色框的标识表示实际贴装的器件参数



设计	审核	批准	图纸名称 电气原理图	图号 <90c>	版本 V1.0
日期	日期	日期	图纸尺寸 A3	Page Name: P07_PHY_SchDoc	
第 7 页 共 9 页			部门: R&D		
 江苏巨石数字技术有限公司 Jiangsu Great Stone Digital Technology Co., Ltd.					
产品名称 APL-PD测试板			产品型号 ★		

注释：器件带有粉色框的标识表示实际贴装的器件参数



注释：器件带有粉色框的标识表示实际贴装的器件参数

设计	审核	批准	图纸名称	图号	版本
日期	日期	日期	电气原理图	<Doc>	V1.0
第 8 页 共 9 页			Page Name:	部门: R&D	
			P08_APL_PD_MCU_SchDoc		
江苏巨石数字技术有限公司					
Jiangsu Great Stone Digital Technology Co., Ltd.					
产品名称			产品型号		
APL-PD测试板			★		

